



Liberté • Égalité • Fraternité
RÉPUBLIQUE FRANÇAISE

PREMIER MINISTRE

Secrétariat général de la défense et de la sécurité nationale
Agence nationale de la sécurité des systèmes d'information

Rapport de certification ANSSI-CC-2020/48

ChipDoc v2 on JCOP 3 P60 in SSCD configuration (Version v7b4_2)

Paris, le 22 juillet 2020

*Le directeur général de l'agence
nationale de la sécurité des systèmes
d'information*

Guillaume POUPARD
[ORIGINAL SIGNE]



Avertissement

Ce rapport est destiné à fournir aux commanditaires un document leur permettant d'attester du niveau de sécurité offert par le produit dans les conditions d'utilisation ou d'exploitation définies dans ce rapport pour la version qui a été évaluée. Il est destiné également à fournir à l'acquéreur potentiel du produit les conditions dans lesquelles il pourra exploiter ou utiliser le produit de manière à se trouver dans les conditions d'utilisation pour lesquelles le produit a été évalué et certifié ; c'est pourquoi ce rapport de certification doit être lu conjointement aux guides d'utilisation et d'administration évalués ainsi qu'à la cible de sécurité du produit qui décrit les menaces, les hypothèses sur l'environnement et les conditions d'emploi présumées afin que l'utilisateur puisse juger de l'adéquation du produit à son besoin en termes d'objectifs de sécurité.

La certification ne constitue pas en soi une recommandation du produit par l'agence nationale de la sécurité des systèmes d'information (ANSSI), et ne garantit pas que le produit certifié soit totalement exempt de vulnérabilités exploitables.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense et de la sécurité nationale
Agence nationale de la sécurité des systèmes d'information
Centre de certification
51, boulevard de la Tour Maubourg
75700 Paris cedex 07 SP

certification@ssi.gouv.fr

La reproduction de ce document sans altération ni coupure est autorisée.

Référence du rapport de certification	ANSSI-CC-2020/48
Nom du produit	ChipDoc v2 on JCOP 3 P60 in SSCD configuration
Référence/version du produit	Version v7b4_2
Conformité à un profil de protection	[PP-SSCD-Part2] Protection profiles for secure signature creation device - Device with key generation, v2.0.1 ; [PP-SSCD-Part3] Protection profiles for secure signature creation device - Device with key import, v1.0.2
Critères d'évaluation et version	Critères Communs version 3.1 révision 4
Niveau d'évaluation	EAL 5 augmenté ALC_DVS.2, AVA_VAN.5
Développeur	NXP Semiconductors Tropowitzstrasse 20, 22529 Hamburg, Allemagne
Commanditaire	NXP Semiconductors Tropowitzstrasse 20, 22529 Hamburg, Allemagne
Centre d'évaluation	THALES / CNES 290 allée du Lac, 31670 Labège, France
Accords de reconnaissance applicables	<div style="display: flex; justify-content: space-around;"><div style="text-align: center;">CCRA </div><div style="text-align: center;">SOG-IS </div></div>
Ce certificat est reconnu au niveau EAL2.	

Préface

La certification

La certification de la sécurité offerte par les produits et les systèmes des technologies de l'information est régie par le décret 2002-535 du 18 avril 2002 modifié. Ce décret indique que :

- L'agence nationale de la sécurité des systèmes d'information élabore les rapports de certification. Ces rapports précisent les caractéristiques des objectifs de sécurité proposés. Ils peuvent comporter tout avertissement que ses rédacteurs estiment utile de mentionner pour des raisons de sécurité. Ils sont, au choix des commanditaires, communiqués ou non à des tiers ou rendus publics (article 7).
- Les certificats délivrés par le directeur général de l'Agence nationale de la sécurité des systèmes d'information attestent que l'exemplaire des produits ou systèmes soumis à évaluation répond aux caractéristiques de sécurité spécifiées. Ils attestent également que les évaluations ont été conduites conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises (article 8).

Les procédures de certification sont disponibles sur le site Internet www.ssi.gouv.fr.

Table des matières

1. LE PRODUIT	6
1.1. PRESENTATION DU PRODUIT	6
1.2. DESCRIPTION DU PRODUIT	6
1.2.1. <i>Introduction</i>	6
1.2.2. <i>Services de sécurité</i>	6
1.2.3. <i>Architecture</i>	6
1.2.4. <i>Identification du produit</i>	6
1.2.5. <i>Cycle de vie</i>	7
1.2.6. <i>Configuration évaluée</i>	8
2. L’EVALUATION	9
2.1. REFERENTIELS D’EVALUATION	9
2.2. TRAVAUX D’EVALUATION	9
2.3. COTATION DES MECANISMES CRYPTOGRAPHIQUES SELON LES REFERENTIELS TECHNIQUES DE L’ANSSI	9
2.4. ANALYSE DU GENERATEUR D’ALEAS	10
3. LA CERTIFICATION	11
3.1. CONCLUSION	11
3.2. RESTRICTIONS D’USAGE	11
3.3. RECONNAISSANCE DU CERTIFICAT	11
3.3.1. <i>Reconnaissance européenne (SOG-IS)</i>	11
3.3.2. <i>Reconnaissance internationale critères communs (CCRA)</i>	11
ANNEXE 1. NIVEAU D’EVALUATION DU PRODUIT	13
ANNEXE 2. REFERENCES DOCUMENTAIRES DU PRODUIT EVALUE	14
ANNEXE 3. REFERENCES LIEES A LA CERTIFICATION	16

1. Le produit

1.1. Présentation du produit

Le produit évalué est « ChipDoc v2 on JCOP 3 P60 in SSCD configuration, Version v7b4_2 » développé par *NXP SEMICONDUCTORS*.

Ce produit est destiné à être utilisé comme dispositif sécurisé de création de signature (SSCD, Secure Signature Creation Device).

1.2. Description du produit

1.2.1. Introduction

La cible de sécurité [ST] définit le produit évalué, ses fonctionnalités de sécurité évaluées et son environnement d'exploitation.

Cette cible de sécurité est strictement conforme aux profils de protection [PP-SSCD-Part2] et [PP-SSCD-Part3].

1.2.2. Services de sécurité

Les principaux services de sécurité fournis par le produit sont :

- la génération de la donnée de création de signature (*Signature Creation Data* ou SCD) et de la donnée de vérification de signature (*Signature Verification Data* ou SVD) associée ;
- l'import de la donnée de création de signature (SCD) et, optionnellement, de la donnée de vérification de signature (SVD) associée ;
- l'export de la donnée de vérification de signature (SVD) pour une création de certificat électronique ;
- la création de signature électronique via un canal de confiance.

1.2.3. Architecture

Le produit est constitué :

- d'un microcontrôleur « P6022y VB* » ([CER IC]) et de sa bibliothèque cryptographique V3.1 ([CER LIB]) ;
- d'un système d'exploitation « JCOP 3 SECID P60 (OSB) », comportant une machine virtuelle Java Card, et utilisée comme plateforme fermée ([CER PLA]) ;
- de l'*applet* « ChipDoc P60 on JCOP3 P60 in ICAO SSCD configuration, version v7b4_2 ».

La version v7b4_2 de l'*applet* couvre la version v7b4 avec patch optionnel ID 1 déjà certifiée ([CER APP]), à laquelle se rajoutent le patch ID 3.

1.2.4. Identification du produit

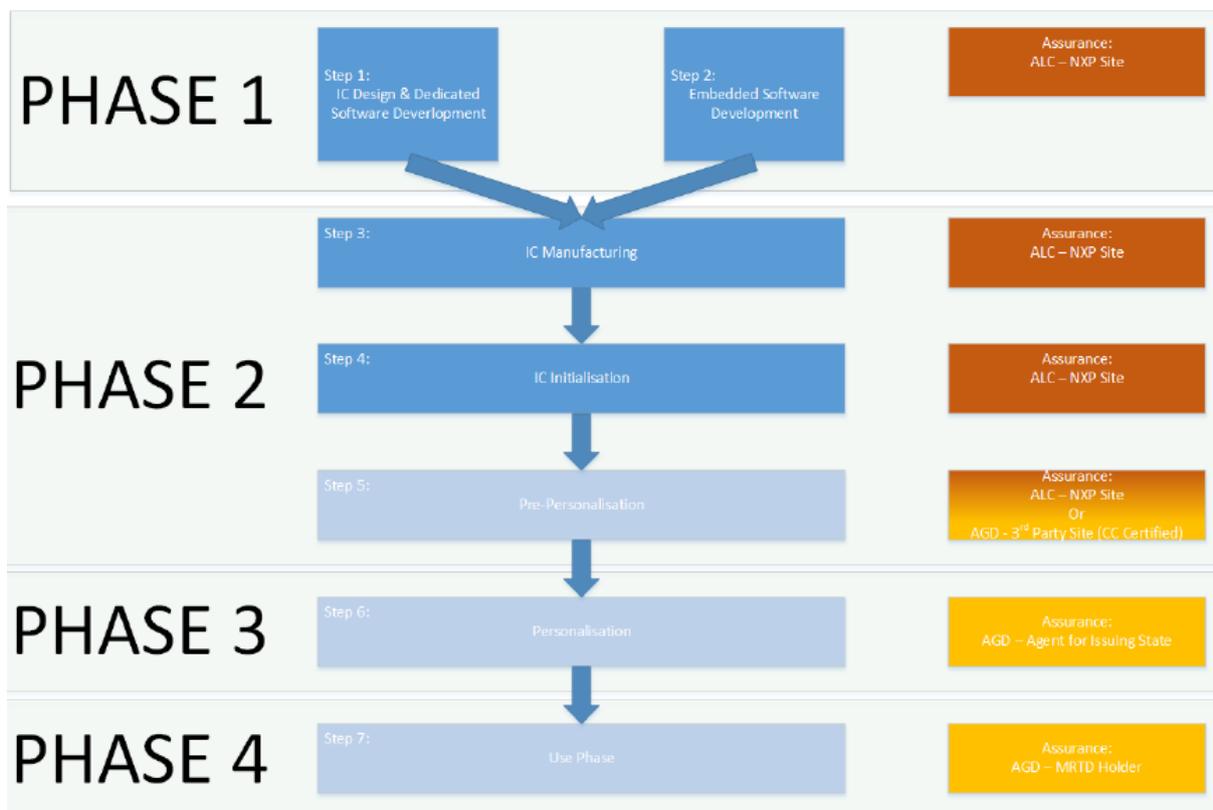
Les éléments constitutifs du produit sont identifiés dans la liste de configuration [CONF].

La version certifiée du produit est identifiable par la méthode indiquée dans [GUIDES] qui permet :

- l'identification de l'applet via la commande « GET DATA » (00 CB 00 03 00). La réponse attendue étant 00 07 00 04 en l'absence de patch, 00 07 01 04 avec le patch ID 1 ou 00 07 03 04 avec le patch ID 3 ;
- l'identification de la plateforme et du composant tel que décrit en section 2.1 de [CER PLA].

1.2.5. Cycle de vie

Le cycle de vie du produit est basé sur celui des profils de protections [PP-SSCD-Part2] et [PP-SSCD-Part3]. A celui-ci est ajoutée une phase d'intégration pour les besoins spécifiques de la TOE. Le cycle de vie de la TOE est disponible dans la cible de sécurité [ST] et est résumé sur la figure suivante :



Le produit a été développé sur les sites suivants (voir [SITES]) :

Développement logiciel :
NXP SEMICONDUCTORS - Site de Livingston
6 Amondvale Business Park, Almondvale Way,
Livingston, EH54 6GA,
Royaume Uni

Tests logiciels et rédaction des guides utilisateur :
NXP SEMICONDUCTORS - Site de San Jose
411 East Plumeria Drive
San Jose, CA 95134
Etats-Unis d'Amérique

Rédaction de la documentation relative à l'évaluation Critères Communs :
NXP SEMICONDUCTORS - Site de Gratkorn
Mikron-Weg 1, A-8101 Gratkorn,
Autriche

Les sites de développement du composant (respectivement, de la bibliothèque cryptographique associée, de la plateforme Java Card) sont couverts par le certificat [CER IC] (respectivement [CER LIB], [CER PLA]).

1.2.6. Configuration évaluée

Le certificat porte sur le produit pour lequel :

- l'*applet* « ChipDoc v2 on JCOP 3 P60 in SSCD configuration, Version v7b4_2 » est instanciée et la plateforme est fermée sans possibilité de charger et d'instancier d'autres *applets* ;
- les recommandations du guide [GUIDES] sont strictement appliquées durant la phase « Personnalisation » du cycle de vie, ainsi que dans la phase de pré-personnalisation si elle est effectuée sur un site client ;
- le produit est en configuration SSCD.

2. L'évaluation

2.1. Référentiels d'évaluation

L'évaluation a été menée conformément aux **Critères Communs version 3.1 révision 4** [CC], et à la méthodologie d'évaluation définie dans le manuel [CEM].

Pour les composants d'assurance qui ne sont pas couverts par le manuel [CEM], des méthodes propres au centre d'évaluation et validées par l'ANSSI ont été utilisées.

Pour répondre aux spécificités des cartes à puce, les guides [JIWG IC] et [JIWG AP] ont été appliqués. Ainsi, le niveau AVA_VAN a été déterminé en suivant l'échelle de cotation du guide [JIWG AP]. Pour mémoire, cette échelle de cotation est plus exigeante que celle définie par défaut dans la méthode standard [CC], utilisée pour les autres catégories de produits (produits logiciels par exemple).

2.2. Travaux d'évaluation

L'évaluation en composition a été réalisée en application du guide [COMP] permettant de vérifier qu'aucune faiblesse n'est introduite par l'intégration du logiciel sur la plateforme déjà certifiée par ailleurs.

Cette évaluation a ainsi pris en compte les résultats de l'évaluation du microcontrôleur « **JCOP 3 SECID P60 (OSB)** » au niveau EAL5 augmenté des composants AVA_VAN.5, ALC_DVS.2, ASE_TSS.2 et ALC_FLR.1 (sur composant P6022J VB), conforme au profil de protection [PP JC]. Cette plateforme a été certifiée le 14 janvier 2020 sous la référence NSCIB-CC-98209-CR4, voir [CER PLA].

L'évaluation s'appuie sur les résultats d'évaluation du produit « ChipDoc P60 on JCOP 3 SECID P60 (OSB) SSCD masqué sur composant P6022J VB » certifié le 20 novembre 2017 sous la référence ANSSI-CC-2017/63, voir [CER APP].

Le rapport technique d'évaluation [RTE], remis à l'ANSSI le 2 avril 2020, détaille les travaux menés par le centre d'évaluation et atteste que toutes les tâches d'évaluation sont à « **réussite** ».

2.3. Cotation des mécanismes cryptographiques selon les référentiels techniques de l'ANSSI

La cotation des mécanismes cryptographiques a été réalisée. Les résultats obtenus ont fait l'objet d'un rapport d'analyse [ANA-CRY]. Afin que les mécanismes analysés soient conformes aux exigences du référentiel cryptographique de l'ANSSI ([REF]), les recommandations suivantes doivent être suivies :

- le mécanisme de génération SCD^1/SVD^2 est conforme aux recommandations cryptographiques de l'ANSSI et peut être utilisé jusqu'à 2030 seulement si :
 - o la longueur du modulus est d'au moins 2048 bits,
 - o la clé privée est de même taille que le modulus,
 - o la clé publique choisie a une valeur supérieure à 2^{16} ,
 - o l'algorithme de hachage choisi est SHA-256 ;

¹ Signature Creation Data

² Signature Verification Data

- le mécanisme de création de signature digitale est conforme aux recommandations de l'ANSSI et peut être utilisé jusqu'en 2030 seulement si :
 - o la longueur du module est d'au moins 2048 bits,
 - o la clé privée est de même taille que le module,
 - o l'algorithme de hachage choisi est SHA-256 ;
- le mécanisme d'authentification externe par cryptographie symétrique est conforme aux recommandations de l'ANSSI seulement si :
 - o une limite de 2^{20} utilisations d'une même clé est implémentée lorsque DES est utilisé,
 - o une limite de 2^{48} utilisations d'une même clé est implémentée lorsque AES est utilisé ;
- le mécanisme d'authentification externe par cryptographie asymétrique est conforme aux recommandations de l'ANSSI et peut être utilisé jusqu'à 2030 seulement si :
 - o la longueur du module est d'au moins 2048 bits,
 - o la clé privée est de même taille que le module,
 - o l'algorithme de hachage choisi est SHA-256 ;
- le mécanisme propriétaire d'authentification externe par cryptographie symétrique est conforme aux recommandations de l'ANSSI seulement si :
 - o une limite de 2^{20} utilisations d'une même clé est implémentée lorsque DES est utilisé,
 - o une limite de 2^{64} utilisations d'une même clé est implémentée lorsque AES est utilisé ;
- le mécanisme d'authentification interne est conforme aux recommandations de l'ANSSI et peut être utilisé jusqu'à 2030 seulement si :
 - o la longueur du module est d'au moins 2048 bits,
 - o la clé privée est de même taille que le module,
 - o l'algorithme de hachage choisi est SHA-256 ;
- le mécanisme PSO-Hash est conforme aux recommandations de l'ANSSI seulement si l'algorithme de hachage choisi est SHA-256.

Les mécanismes de *secure messaging* avec protection de la vie privée, PSO-Decipher, PSO-Verify et PSO-Decrypt ne sont pas inclus dans le périmètre de l'évaluation et ne doivent pas être utilisés.

Les résultats ont été pris en compte dans l'analyse de vulnérabilité indépendante réalisée par l'évaluateur et n'ont pas permis de mettre en évidence de vulnérabilité exploitable pour le niveau AVA_VAN.5 visé.

2.4. Analyse du générateur d'aléas

Le générateur de nombres aléatoires, de nature physique, utilisé par le produit final a été évalué dans le cadre de l'évaluation du microcontrôleur (voir [CER IC]).

Par ailleurs, comme requis dans le référentiel cryptographique de l'ANSSI [REF], la sortie du générateur physique d'aléas subit un retraitement de nature cryptographique.

Les résultats ont été pris en compte dans l'analyse de vulnérabilité indépendante réalisée par l'évaluateur et n'ont pas permis de mettre en évidence de vulnérabilité exploitable pour le niveau AVA_VAN.5 visé.

3. La certification

3.1. Conclusion

L'évaluation a été conduite conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises pour un centre d'évaluation agréé. L'ensemble des travaux d'évaluation réalisés permet la délivrance d'un certificat conformément au décret 2002-535.

Ce certificat atteste que le produit « ChipDoc v2 on JCOP 3 P60 in SSCD configuration, Version v7b4_2 » soumis à l'évaluation répond aux caractéristiques de sécurité spécifiées dans sa cible de sécurité [ST] pour le niveau d'évaluation EAL 5 augmenté des composants ALC_DVS.2 et AVA_VAN.5.

3.2. Restrictions d'usage

Ce certificat porte sur le produit spécifié au chapitre 1.2 du présent rapport de certification.

L'utilisateur du produit certifié devra s'assurer du respect des objectifs de sécurité sur l'environnement d'exploitation, tels que spécifiés dans la cible de sécurité [ST], et suivre les recommandations se trouvant dans les guides fournis [GUIDES].

3.3. Reconnaissance du certificat

3.3.1. Reconnaissance européenne (SOG-IS)

Ce certificat est émis dans les conditions de l'accord du SOG-IS [SOG-IS].

L'accord de reconnaissance européen du SOG-IS de 2010 permet la reconnaissance, par les pays signataires de l'accord¹, des certificats ITSEC et Critères Communs. La reconnaissance européenne s'applique, pour les cartes à puce et les dispositifs similaires, jusqu'au niveau ITSEC E6 Elevé et CC EAL7 lorsque les dépendances CC sont satisfaites. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



3.3.2. Reconnaissance internationale critères communs (CCRA)

Ce certificat est émis dans les conditions de l'accord du CCRA [CC RA].

¹ La liste des pays signataires de l'accord SOG-IS est disponible sur le site web de l'accord : www.sogis.org.

L'accord « Common Criteria Recognition Arrangement » permet la reconnaissance, par les pays signataires¹, des certificats Critères Communs.

La reconnaissance s'applique jusqu'aux composants d'assurance du niveau CC EAL2 ainsi qu'à la famille ALC_FLR.

Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



¹ La liste des pays signataires de l'accord CCRA est disponible sur le site web de l'accord : www.commoncriteriaportal.org.

Annexe 1. Niveau d'évaluation du produit

Classe	Famille	Composants par niveau d'assurance							Niveau d'assurance retenu pour le produit		
		EAL 1	EAL 2	EAL 3	EAL 4	EAL 5	EAL 6	EAL 7	EAL 5+	Intitulé du composant	
ADV Développement	ADV_ARC		1	1	1	1	1	1	1	1	Security architecture description
	ADV_FSP	1	2	3	4	5	5	6	5	5	Complete semi-formal functional specification with additional error information
	ADV_IMP				1	1	2	2	1	1	Implementation representation of the TSF
	ADV_INT					2	3	3	2	2	Well-structured internals
	ADV_SPM						1	1			
	ADV_TDS		1	2	3	4	5	6	4	4	Semiformal modular design
AGD Guides d'utilisation	AGD_OPE	1	1	1	1	1	1	1	1	1	Operational user guidance
	AGD_PRE	1	1	1	1	1	1	1	1	1	Preparative procedures
ALC Support au cycle de vie	ALC_CMC	1	2	3	4	4	5	5	4	4	Production support, acceptance procedures and automation
	ALC_CMS	1	2	3	4	5	5	5	5	5	Development tools CM coverage
	ALC_DEL		1	1	1	1	1	1	1	1	Delivery procedures
	ALC_DVS			1	1	1	2	2	2	2	Sufficiency of security measures
	ALC_FLR										
	ALC_LCD			1	1	1	1	2	1	1	Developer defined life-cycle model
	ALC_TAT				1	2	3	3	2	2	Compliance with implementation standards
ASE Evaluation de la cible de sécurité	ASE_CCL	1	1	1	1	1	1	1	1	1	Conformance claims
	ASE_ECD	1	1	1	1	1	1	1	1	1	Extended components definition
	ASE_INT	1	1	1	1	1	1	1	1	1	ST introduction
	ASE_OBJ	1	2	2	2	2	2	2	2	2	Security objectives
	ASE_REQ	1	2	2	2	2	2	2	2	2	Derived security requirements
	ASE_SPD		1	1	1	1	1	1	1	1	Security problem definition
	ASE_TSS	1	1	1	1	1	1	1	1	1	TOE summary specification
ATE Tests	ATE_COV		1	2	2	2	3	3	2	2	Analysis of coverage
	ATE_DPT			1	1	3	3	4	3	3	Testing: modular design
	ATE_FUN		1	1	1	1	2	2	1	1	Functional testing
	ATE_IND	1	2	2	2	2	2	3	2	2	Independent testing: sample
AVA Estimation des vulnérabilités	AVA_VAN	1	2	2	3	4	5	5	5	5	Advanced methodical vulnerability analysis

Annexe 2. Références documentaires du produit évalué

[ST]	<p>Cible de sécurité de référence pour l'évaluation :</p> <ul style="list-style-type: none"> - ChipDoc v2 on JCOP 3 P60 in SSCD configuration Security Target, révision 2.0, 1 avril 2020, <i>NXP SEMICONDUCTORS</i>. <p>Pour les besoins de publication, la cible de sécurité suivante a été fournie et validée dans le cadre de cette évaluation :</p> <ul style="list-style-type: none"> - ChipDoc v2 on JCOP 3 P60 in SSCD configuration Security Target Lite, révision 1.1, 1 avril 2020, <i>NXP SEMICONDUCTORS</i>.
[RTE]	<p>Rapport technique d'évaluation :</p> <ul style="list-style-type: none"> - Evaluation Technical Report Project – ChipDoc V2 Re-evaluation, référence ChipDocV2_RE_ETR, version 6.0, du 2 avril 2020, <i>THALES</i>.
[ANA-CRY]	<p>Analysis of Cryptographic Mechanisms Project : ChipDoc v2 Reevaluation, référence ChipDocV2_RE_CRY, version 3.0, 13 décembre 2019, <i>THALES</i>.</p>
[CONF]	<p>Liste de configuration du produit :</p> <ul style="list-style-type: none"> - 2020_01_04_CIL_CDv2_P60_v7b0304_SSCD, 1er avril 2020, <i>NXP SEMICONDUCTORS</i>.
[GUIDES]	<ul style="list-style-type: none"> - ChipDoc v7b4 applet SSCD personalization guide, référence 407016, révision 1.6, 1 avril 2020, <i>NXP SEMICONDUCTORS</i> ; - ChipDoc v7b4 applet in SSCD configuration – Preparation and Operation Manual, référence 414219, révision 1.9, 1 avril 2020, <i>NXP SEMICONDUCTORS</i>.
[SITES]	<p>Rapports d'analyse documentaire et d'audit de site pour la réutilisation :</p> <ul style="list-style-type: none"> - Site Technical Audit Report – NXP LIVINGSTON 2, version 1.0, référence NXP_LIVINGSTON_STAR_v1.0, <i>SERMA SAFETY & SECURITY</i>.
[PP JC]	<p>Java Card Protection Profile – Open Configuration, Version 3.0, Mai 2012. <i>Maintenu par l'ANSSI sous la référence ANSSI-PP-2010-03-M1 le 25 juin 2010.</i></p>
[PP-SSCD-Part2]	<p>Protection profiles for secure signature creation device – Part 2: Device with key generation, référence : prEN 14169-2:2012, version 2.0.1 datée du 23 janvier 2012. <i>Maintenu par le BSI (Bundesamt für Sicherheit in der Informationstechnik) le 21 février 2012 sous la référence BSI-CC-PP-0059-2009-MA-01.</i></p>

[PP-SSCD-Part3]	Protection profiles for secure signature creation device – Part 3: Device with key import, référence : prEN 14169-3:2012, version 1.0.2 datée du 24 juillet 2012. <i>Certifié par le BSI le 27 septembre 2012 sous la référence BSI-CC-PP-0075-2012.</i>
[CER IC]	NXP Secure Smart Card Controller P6022y VB* including IC dedicated software. <i>Certifié par le BSI sous la référence BSI-DSZ-CC-1059-V3-2019 le 29 novembre 2019.</i>
[CER PLA]	NXP JCOP 3. <i>Certifié par le NSCIB sous la référence NSCIB-CC-98209-CR4 le 4 janvier 2020.</i>
[CER LIB]	Crypto Library V3.1.x on P6022y VB. <i>Certifié par le NSCIB sous la référence NSCIB-CC-67206-CR3 le 29 mai 2018.</i>
[CER APP]	ChipDoc P60 on JCOP 3 SECID P60 (OSB) SSCD masqué sur composant P6022J VB (version v7b4). <i>Certifié par l'ANSSI sous la référence ANSSI-CC-2017/64 le 20 novembre 2017.</i>

Annexe 3. Références liées à la certification

Décret 2002-535 du 18 avril 2002 modifié relatif à l'évaluation et à la certification de la sécurité offerte par les produits et les systèmes des technologies de l'information.	
[CER/P/01]	Procédure ANSSI-CC-CER-P-01 Certification critères communs de la sécurité offerte par les produits, les systèmes des technologies de l'information, les sites ou les profils de protection, ANSSI.
[CC]	Common Criteria for Information Technology Security Evaluation : <ul style="list-style-type: none"> - Part 1: Introduction and general model, septembre 2012, version 3.1, révision 4, référence CCMB-2012-09-001; - Part 2: Security functional components, septembre 2012, version 3.1, révision 4, référence CCMB-2012-09-002; - Part 3: Security assurance components, septembre 2012, version 3.1, révision 4, référence CCMB-2012-09-003.
[CEM]	Common Methodology for Information Technology Security Evaluation : Evaluation Methodology, septembre 2012, version 3.1, révision 4, référence CCMB-2012-09-004.
[JIWG IC] *	Mandatory Technical Document - The Application of CC to Integrated Circuits, version 3.0, février 2009.
[JIWG AP] *	Mandatory Technical Document - Application of attack potential to smartcards, version 3.0, avril 2019.
[COMP] *	Mandatory Technical Document – Composite product evaluation for Smart Cards and similar devices, version 1.5.1, mai 2018.
[CC RA]	Arrangement on the Recognition of Common Criteria Certificates in the field of Information Technology Security, 2 juillet 2014.
[SOG-IS]	Mutual Recognition Agreement of Information Technology Security Evaluation Certificates, version 3.0, 8 janvier 2010, Management Committee.
[REF]	Mécanismes cryptographiques – Règles et recommandations concernant le choix et le dimensionnement des mécanismes cryptographiques, version 2.03 du 21 février 2014 annexée au Référentiel général de sécurité (RGS_B1), voir www.ssi.gouv.fr .
	Gestion des clés cryptographiques – Règles et recommandations concernant la gestion des clés utilisées dans des mécanismes cryptographiques, version 2.00 du 8 juin 2012 annexée au Référentiel général de sécurité (RGS_B2), voir www.ssi.gouv.fr .

*Document du SOG-IS ; dans le cadre de l'accord de reconnaissance du CCRA, le document support du CCRA équivalent s'applique.